(19)日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平9-232074

(43)公開日 平成9年(1997)9月5日

(51) Int. Cl. 6

識別記号

FΙ

H05B 33/08

H05B 33/08

審査請求 未請求 請求項の数4 〇L (全21頁)

(21)出願番号

特願平8-38393

(22)出願日

平成8年(1996)2月26日

(71)出願人 000005016

パイオニア株式会社

東京都目黒区目黒1丁目4番1号

(72) 発明者 奥田 義行

埼玉県鶴ヶ島市富士見6丁目1番1号 パ

イオニア株式会社総合研究所内

(72) 発明者 石塚 真一

埼玉県鶴ヶ島市富士見6丁目1番1号 パ

イオニア株式会社総合研究所内

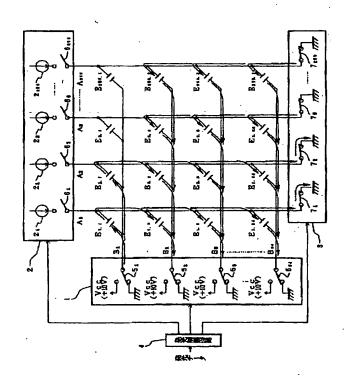
(74)代理人 弁理士 瀧野 秀雄 (外1名)

(54) 【発明の名称】発光素子の駆動方法

(57)【要約】

【課題】 電圧印加から発光するまでの立ち上がり速度 が速く、高速走査を行なうことができるとともに、駆動 源の小型化が可能な発光素子の駆動方法と駆動装置を提 供する。

【解決手段】 マトリックス状に配置した陽極線A、~ A_{256} と陰極線 B_{1} ~ B_{64} の各交点位置に発光素子 $E_{1,1}$ ~ $E_{256,04}$ を接続し、陽極線と陰極線のいずれか一方の側を走査線とするとともに他方の側をドライブ線とし、走査線を所定周期で走査しながら、該走査に同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光素子の駆動方法において、次の走査線への切り換わり時に、すべての走査線 B_{1} ~ B_{64} を一旦同じ電位からなるリセット電圧0V (または V_{66}) に接続する。



【特許請求の範囲】

【請求項1】 マトリックス状に配置した陽極線と陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方の側を走査線とするとともに他方の側をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光素子の駆動方法において、

次の走査線への切り換わり時に、すべての走査線を一旦 10 同じ電位からなるリセット電圧に接続することを特徴とする発光素子の駆動方法。

【請求項2】 請求項1記載の発光素子の駆動方法において

前記リセット電圧がアース電位であることを特徴とする 発光素子の駆動方法。

【請求項3】 請求項1記載の発光素子の駆動方法において、

前記リセット電圧が電源電位であることを特徴とする発 光素子の駆動方法。

【請求項4】 請求項1~請求項3のいずれかに記載の 発光素子の駆動方法において、

ドライブ側の駆動源をすべて省略したことを特徴とする 発光素子の駆動方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、有機EL (エレクトロルミネッセンス) などの発光素子を発光させるための駆動方法に関する。

[0002]

【従来の技術】図13に、従来の発光素子の駆動方法を示す。この図13の駆動方法は、単純マトリックス駆動方式と呼ばれるもので、陽極線A1~A。と陰極線B1~B。をマトリックス(格子)状に配置し、このマトリックス状に配置した陽極線と陰極線の各交点位置に発光素子E11~E10。を接続し、この陽極線または陰極線のいずれか一方を一定の時間間隔で順次選択して走査するとともに、この走査に同期して他方の線を駆動源たる電流源521~52。でドライブしでやることにより、任意の交点位置の発光素子を発光させるようにしたもの40である。

【0003】前記駆動源によるドライブ方法には、陰極線走査・陽極線ドライブ、陽極線走査・陰極線ドライブの2つの方法があるが、図13は、陰極線走査・陽極線ドライブの場合を示しており、陰極線B」~B。に陰極線走査回路51を接続するとともに、陽極線A」~A。に電流源52~~52。からなる陽極線ドライブ回路52を接続したものである。陰極線走査回路51は、スイッチ53~~53。を一定時間間隔で順次アース端子側へ切り換えながら走査していくことにより、陰極線B」

~B。対してアース電位(OV)を順次与えていく。また、陽極線ドライブ回路 5 2 は、前記陰極線走査回路 5 1 のスイッチ走査に同期してスイッチ 5 4 ~ 5 4 。をオン・オフ制御することにより陽極線 A ,~ A 。に電流源 5 2 ~ 5 2 。を接続し、所望の交点位置の発光素子に駆動電流を供給する。

【0004】例えば、発光素子E:,,をE:,,を発光させる場合を例に採ると、図示するように、陰極線走査回路51のスイッチ53,がアース側に切り換えられ、第1の陰極線B,にアース電位が与えられている時に、陽極線ドライブ回路52のスイッチ54,と54,を電流源側に切り換え、陽極線A,とA。に電流源52,と52、を接続してやればよい。このような走査とドライブを高速で繰り返すことにより、任意の位置の発光素子を発光させるとともに、各発光素子があたかも同時に発光しているように制御するものである。

【0005】走査中の陰極線B,以外の他の陰極線B, ~B,には電源電圧と同電位の逆バイアス電圧Vccを印加してやることにより、誤発光を防止している。なお、前記図13では、駆動源として電流源52,~52,を用いたが、電圧源を用いても同様に実現することができる。

[0006]

20

30

【発明が解決しようとする課題】ところで、各交点位置に接続された発光素子E: ~E. 。のそれぞれは、図14にその等価回路を示すように、ダイオード特性からなる発光エレメントEと、これに並列接続された寄生容量Cとで表すことができるが、前述した従来の駆動方法では、この等価回路中の寄生容量Cのために次のような問題があった。

【0007】すなわち、図15(A)(B)は、前記図1 3中の陽極線 A. に接続された発光素子 E. . ~ E. . 部分だけを抜き出し、それぞれの発光素子 E... ~ E 1. を前記寄生容量Cだけを用いて図示したものである が、陰極線B」の走査時に陽極線A」がドライブされて いない場合には、(A)に示すように、現在走査中の陰 極線B」につながれた発光素子Eii の寄生容量Ciii を除く他の発光素子Ei;~Ei,の寄生容量Ci;~ C..。は、各陰極線B.~B。に与えられた逆バイアス 電圧Vccによって図示のような向きに充電されている。 【0008】次に、走査位置が陰極線B、から次の陰極 線B1に移った際に、例えば発光素子E11を発光させ るために陽極線A」をドライブすると、このときの回路 状態は(B)に示すようなものとなり、発光させるべき 発光素子E:。の寄生容量C:,が充電されるだけでな く、他の陰極線B。~B。に接続された発光素子E」。

【0009】ところで、発光素子は、その両端の電圧が 50 規定値以上に立ち上がらない限り、正常な発光を行なう

~ E...。の寄生容量 C...。 ~ C...。 に対しても矢印で示すような向きに電流が流れ込んで充電が行なわれる。

ことができない。従来の駆動方法の場合、前記図15 (A)(B)に示したように、陰極線B,に接続された発光素子E,,を発光させるために陽極線A,をドライブすると、発光させるべき発光素子E,,の寄生容量C,たけでなく、陽極線A,に接続された他の発光素子E,,の寄生容量C,,~C,,に対しても充電が行なわれ、これらすべての発光素子の寄生容量の充電が完了するまでは、陰極線B,につながれた発光素子E,の両端電圧は規定値以上に立ち上がることができない。

【0010】このため、従来の駆動方法の場合、前記寄生容量のため、発光するまでの立ち上がり速度が遅く、高速走査ができないという問題があった。また、陽極線に接続されたすべての発光素子の寄生容量を充電してやらねばならないため、各陽極線に接続するドライブ用の駆動源の電流容量も大きなものとせざるを得ず、回路の小型化という点からも一考の余地があった。

【0011】前記問題は、発光素子の数が増えれば増えるほど大きくなる。特に、発光素子として有機ELを用いた場合、有機ELは面発光のために前記寄生容量Cが大きく、前記問題はさらに顕著なものとなる。本発明は、上記のような問題を解決するためになされたもので、その目的とするところは、駆動電流の供給開始から発光するまでの立ち上がり速度が速く、高速走査を行なうことができるとともに、駆動源の小型化が可能な発光素子の駆動方法と駆動装置を提供することである。

[0012]

【課題を解決するための手段】前記課題を解決するために、本発明では次のような手段を採用した。すなわち、請求項1記載の発明は、マトリックス状に配置した陽極 30線と陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方の側を走査線とするとともに他方の側をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光素子の駆動方法において、次の走査線への切り換わり時に、すべての走査線を一旦同じ電位からなるリセット電圧に接続することを特徴とするものである。 40

【0013】また、請求項2記載の発明は、前記請求項1記載の発明において、前記リセット電圧がアース電位であることを特徴とするものである。

【0014】また、請求項3記載の発明は、前記請求項1記載の発明において、前記リセット電圧が電源電位であることを特徴とするものである。

【0015】また、請求項4記載の発明は、前記請求項1~請求項3のいずれかに記載の発明において、ドライブ線側の駆動源をすべて省略したことを特徴とするものである。

【0016】上記のような構成とした場合、すべての走査線にリセットをかけた後、走査位置を次の走査線に切り換えると、発光させるべき発光素子の寄生容量は、ドライブ線を介して駆動源により充電されるとともに、発光されない他の発光素子の寄生容量を通じて走査線の逆バイアス電圧によっても同時に充電される。このため、発光させるべき発光素子は、その両端電圧が瞬時に発光可能な電位まで立ち上がるので、瞬時に発光することができる。

10 【0017】また、ドライブ線側の駆動源を省略した場合でも、発光させるべき発光素子の寄生容量は、発光されない他の発光素子の寄生容量を通じて走査線の逆バイアス電圧によって充電され、短時間だけ発光される。したがって、この発光時間よりも短い周期で走査を行なわせることにより、ドライブ線側の駆動源を省略しながら、発光素子をあたかも連続発光しているように点灯制御することができる。

[0018]

【発明の実施の形態】以下、本発明の実施の形態について図面を参照して説明する。図1~図4に、本発明に係る第1の駆動方法を示す。この第1の駆動方法は、走査が次の陰極線へ移る際に、すべての陰極線とすべての陽極線を一度アース電位(0V)に落としてリセットするようにした場合の例である。

【0019】図1~図4において、A1~A166 は陽極線、B1~B61は陰極線、E11~E1666は各交点位置につながれた発光素子、1は陰極線走査回路、2は陽極線ドライブ回路、3は陽極リセット回路、4は発光制御回路である。

0 【0020】陰極線走査回路1は、各陰極線B、〜B・・を順次に走査するための走査スイッチ5、〜5・・を備えている。各走査スイッチ5、〜5・・の一方の端子は電源電圧からなる逆バイアス電圧Vcc (例えば、10V)に接続されているとともに、他方の端子はアース電位(0V)にそれぞれ接続されている。

【0021】陽極ドライブ回路2は、駆動源たる電流源2,~2166 と、各陽極線A,~A266 を選択するためのドライブスイッチ6,~6166 とを備えており、任意のドライブスイッチをオンすることにより、当該陽極線40 に対してドライブ用の電流源2,~2166 を接続する。

【0022】また、陽極リセット回路3は、陽極線 A_1 $\sim A_{250}$ をアース電位 (0 V) ヘリセットするためのシャントスイッチ 7_1 $\sim 7_{250}$ を備えている。

【0023】なお、これらの走査スイッチ51~564、ドライブスイッチ61~6156 およびシャントスイッチ71~7156 のオン・オフは、発光制御回路4によって制御される。

【0024】次に、前記図1~図4を参照して、第1の 駆動方法による発光動作について説明する。なお、以下 50 に述べる動作は、陰極線B,を走査して発光素子E, とE., を光らせた後、陰極線B.に走査を移して発光 素子E., とE, を光らせる場合を例に採って説明す る。また、説明を分かり易くするために、光っている発 光素子についてはダイオード記号で示し、光っていない 発光素子についてはコンデンサ記号で示した。また、陰 極線B, ~B, に印加する逆パイアス電圧Vccは、装置 の電源電圧と同じ10Vとした。

【0025】まず、図1では、走査スイッチ5、が0V側に切り換えられ、陰極線B、が走査されている。他の陰極線B、 $^{\circ}$ $^{\circ}$

【0026】したがって、図1の場合、発光素子E...とE...のみが準方向にバイアスされ、電流源5.と5.から矢印のように駆動電流が流れ込み、発光素子E...とE...のみが発光している。この図1の状態では、コンデンサにハッチングして示した発光素子は、そ 20れぞれ図のような極性の向きに充電された状態となっている。この図1の発光状態から図4の発光素子E...とE...が発光する状態に走査を移行する際に、以下のようなリセット制御が行なわれる。

【0027】すなわち、走査が図1の陰極線B,から図4の陰極線B,に移行する前に、まず、図2に示すように、すべてのドライブスイッチ5,~500をオフするとともに、すべての走査スイッチ5,~500をイフするとともに、すべての走査スイッチ5,~500と例に切り換え、陽極線A,~A150と陰極線B,~B00のすべてを一旦0Vにシャントし、0Vによるオールリセットをかける。この0Vへのオールリセットが行なわれると、陽極線と陰極線のすべてが0Vの同電位となるので、各発光素子に充電されていた電荷は図中の矢印で示すようなルートを通って放電し、すべての発光素子の充電電荷が瞬時のうちに0となる。

【0029】上記スイッチの切り換えによって陰極線B この走査が行なわれると、前述したようにすべての発光 素子の充電電荷は0とされているので、次に発光させる べき発光素子E...とE...には、図3中に矢印で示し たような複数のルートで充電電流が一気に流れ込み、それぞれの発光素子の寄生容量Cが瞬時に充電される。

【0030】すなわち、発光素子E., には、電流源2 50 は省略する。

2 →ドライブスイッチ6. →陽極線A. →発光素子...
→走査スイッチ5. のルートで充電電流が流れ込むとともに、走査スイッチ5. →陰極線B. →発光案子E...
→発光素子E... →走査スイッチ5. のルート、走査スイッチ5. →陰極線B. →発光素子E... →発光素子E... →発光素子E... →走査スイッチ5. のルート、・・・、走査スイッチ5. のルート、・・・、走査スイッチ5. のルート、・・・、走査スイッチ5. のルートからも同時に充電電流が流れ込み、発光素子E... はこれら複数の充電電流によって瞬時に充電されて発光し、図4に示す定常状態に瞬時に移行する。

【0031】また、発光素子E、1には、電流源 2、→ドライブスイッチ6、→陽極線A、→発光素子、1→走査スイッチ5、の通常のルートで充電電流が流れ込むともに、走査スイッチ5、→陰極線B、→発光素子E、1・→発光素子E、2・一走査スイッチ5、のルート、・・・、走査スイッチ5、→陰極線B。→発光素子E、2・一を査スイッチ5。のルート、・・・、走査スイッチ5。1・一を極線B。1・一発光素子E、2・一走査スイッチ5。1・一を極線B。1・一を光素子E、2・1・一を極線B。1・一を記されて発光素子E、2にこれら複数の充電電流によって瞬時に充電されて発光し、図4に示す定常状態に瞬時に移行する。

【0032】以上述べたように、第1の駆動方法は、次の走査に移行する前に、陰極線と陽極線のすべてを一旦アース電位である0Vに接続してリセットするようにしたので、次の走査線に切り換えられた際に、切り換えられた走査線上の発光素子を瞬時に発光させることができる。

【0033】なお、前記発光させるべき発光素子 E₂: 、E₃: 以外の他の発光素子についても、図3中 に矢印で示したようなルートでそれぞれ充電が行なわれるが、これらの充電方向は逆バイアス方向であるので、発光素子E₁: 、E₃: 以外の他の発光素子が誤発光するおそれはない。

【0034】前記図1~図4の例では、駆動源として電流源2、 \sim 2:56 を用いた場合を示したが、電圧源を用いても同様に実現することができる。

【0035】図5~図8に、本発明に係る第2の駆動方法を示す。この第2の駆動方法は、次の陰極線へ走査が移る前に、陰極線と陽極線のすべてを一度電源電圧 $V_{cc}=10V$ にリセットするようにした場合の例である。このリセット方法を実現するために、図5~図8の回路では、ドライブスイッチ $6_1\sim 6_{15c}$ として3点切換スイッチを用い、第1の接点は開放とし、第2の接点は電流で上でである。なお、このドライブスイッチ $6_1\sim 6_{15c}$ 以外の他の部分の回路構成は、前述した第1の駆動方法の場合と同じであるので、その説明は省略する

【0036】次に、前記図5〜図8を参照して、第2の 駆動方法による発光動作について説明する。なお、以下 に述べる動作は、前述した第1の駆動方法と同様に、陰 極線B」を走査して発光素子E;」とE;」を光らせた 後、陰極線B;に走査を移して発光素子E;」とE;」 を光らせる場合を例に採る。

【0037】まず、図5では、走査スイッチ5, が0V側に切り換えられ、陰極線B, が走査されている。他の陰極線B, ~Bs, には、走査スイッチ5, ~5s, により逆バイアス電圧10Vが印加されている。さらに、陽極 10線A, とA, には、ドライブスイッチ6, と6, によって電流源5, 5: が接続されている。また、他の陽極線A, ~A,ss には、シャントスイッチ7, ~7,ss によって0Vが与えられている。

【0038】したがって、図5の場合、発光素子E... とE... のみが準方向にバイアスされ、電流源5. と5. から矢印のように駆動電流が流れ込み、発光素子E... とE... のみが発光している。この図5の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となって 20いる。この図5の発光状態から図8の発光素子E... とE... が発光する状態に走査を移行する際に、以下のようなリセット制御が行なわれる。

【0040】前記のようにして、すべての発光素子の充電電荷を0にした後、図7に示すように、陰極線B.に対応する走査スイッチ5.のみを0V側に切り換え、陰極線B.の走査を行なう。これと同時に、ドライブスイッチ6.と6.を電流源2.と2。側に切り換えるとともに、他のドライブスイッチ6.,6.~6.5.については開放端側に切り換える。さらに、シャントスイッチ7.,7.~7.5.をオンし、陽極線 A_1 , A_1 ~ A_2 5.6 に0Vを与える。

【0041】上記スイッチの切り換えによって陰極線B.の走査が行なわれると、前述したようにすべての発光素子の充電電荷は0とされているので、次に発光させるべき発光素子E...とE...には、図7中に矢印で示したような複数のルートで充電電流が一気に流れ込み、それぞれの発光素子の寄生容量Cが瞬時に充電される。

【0042】すなわち、発光素子E...には、電流源2 . →ドライブスイッチ6. →陽極線A. →発光素子... →走査スイッチ5. のルートで充電電流が流れ込むとと もに、走査スイッチ5. →陰極線B. →発光素子E... →発光素子E... →走査スイッチ5. のルート、走査スイッチ5. →陰極線B. →発光素子E... →発光素子E... ... →走査スイッチ5. のルート、・・・、走査スイッチ5...→陰極線B...→発光素子E... チ5...→陰極線B...→発光素子E...→発光素子E... →走査スイッチ5. のルートからも同時に充電電流が流れ込み、発光素子E... はこれら複数の充電電流によって瞬時に充電されて発光し、図8に示す定常状態に瞬時に移行する。

【0043】また、発光素子E,, には、電流源2, →ドライブスイッチ6, →陽極線A、→発光素子。, →走査スイッチ5, の通常のルートで充電電流が流れ込むとともに、走査スイッチ5, →陸極線B, →発光素子E, →発光素子E, ・→を査スイッチ5。のルート、走査スイッチ5。 →陸極線B。 →発光素子E。。 →発光素子E, ・→走査スイッチ5。のルート、・・・、走査スイッチ5。 →陸極線B。 →発光素子E。。 →発光素子E, ・・・・・ 走査スイッチ5。 のルートからも同時に充電電流が流れ込み、発光素子E, ・はこれら複数の充電電流によって瞬時に充電されて発光し、図8に示す定常状態に瞬時に移行する。

【0044】以上述べたように、第2の駆動方法は、次の走査に移行する前に、陰極線と陽極線のすべてを一旦 電源電圧である10Vに接続してリセットするようにしたので、次の走査線に切り換えられた際に、切り換えられた走査線上の発光素子を瞬時に発光させることができる。

【0045】なお、前記発光させるべき発光素子 E.,、E., 以外の他の発光素子についても、図3中 に矢印で示したようなルートでそれぞれ充電が行なわれ るが、これらの充電方向は逆バイアス方向であるので、 発光素子E., 、E., 以外の他の発光素子が誤発光す るおそれはない。

【0046】前記図5~図8の例では、駆動源として電流源2、~2156 を用いた場合を示したが、電圧源を用いても同様に実現することができる。

【0047】図9~図12に、本発明に係る第3の駆動方法を示す。この第3の駆動方法は、次の陰極線へ走査が移る前に、すべての陰極線B、~Bs. を10Vにオールリセットするとともに、陽極線A、~Asse については次の発光に備えてプリセットするようにした場合の例である。なお、回路構成自体は前述した第2の駆動方法の場合と同じであるので、その説明は省略する。

【0048】次に、前記図9~図12を参照して、第3の駆動方法による発光動作について説明する。なお、以下に述べる動作は、前述した第1および第2の駆動方法と同じく、陰極線B」を走査して発光索子E、」とE

た光らせた後、陰極線B. に走査を移して発光素子とこ。 を光らせる場合を例に採る。

【0050】したがって、図9の場合、発光素子E...とE...のみが準方向にバイアスされ、電流源5..と5.から矢印のように駆動電流が流れ込み、発光素子E...とE...のみが発光している。この図9の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となっている。この図9の発光状態から図12の発光素子E...とE...が発光する状態に走査を移行する際に、以下のようなリセット制御が行なわれる。

【0051】すなわち、走査が図9の陰極線B,から図 12の陰極線B,に移行する前に、まず、図10に示すように、すべての走査スイッチ5,~5,を10V側に切り換え、オールリセットをかける。さらに、陽極線については、次に発光させるべき発光素子E, とE, に対応するドライブスイッチ6, と6, のみを10V側に接続してプリセットし、他のドライブスイッチ6, 6,~6, については開放端側に接続する。また、シャントスイッチ7, 7, ~ 7 , 5, をオンし、0Vに接続する。

【0052】この陽極線B、~B、の10Vへのオール 30 リセットと、陽極線A:, A。の電源電圧10Vへのプ リセットが行なわれると、各発光素子に充電されていた 電荷は図中の矢印で示すようなルートを通って充放電 し、次に発光させるべき陽極線A: とA。に接続された 発光素子E:: ~E:: 4、E:: ~E:: 64の充電電荷が 瞬時のうちに0となる。

【0053】前記のようにして、発光素子E: ~ E : ... とE : ... とE : ... でE : ... でE : ... をE : ... でE : ... でをで を : ...

【0054】上記スイッチの切り換えによって陰極線B,の走査が行なわれると、発光させるべき発光素子E,とE,には、図11中に矢印で示したような複数のルートで充電電流が一気に流れ込み、それぞれの発光素子の寄生容量Cが瞬時に充電される。

【0055】すなわち、発光素子E.: には、電流源2 ,→ドライブスイッチ6.→陽極線A.→発光素子... →走査スイッチ5.のルートで充電電流が流れ込むとと もに、走査スイッチ5.→陰極線B.→発光素子E... →発光素子E... →走査スイッチ5.のルート、走査スイッチ5、→陰極線B、→発光素子E... →発光素子E... →発光素子E... →走査スイッチ5.のルート、・・・、走査スイッチ5...→陰極線B...→発光素子E... →発光素子E... →走査スイッチ5. のルートからも同時に充電電流が流れ込み、発光素子E... はこれら複数の充電電流によって瞬時に充電されて発光し、図12に示す定常状態に瞬時に移行する。

10

【0057】以上述べたように、第3の駆動方法は、次の走査に移行する前に、すべての陰極線を10Vにリセットするとともに、陽極線は次の発光に備えてブリセットしたので、次の走査線に切り換えられた際に、切り換えられた走査線上の発光素子を瞬時に発光させることができる。

【0058】なお、前記発光させるべき発光素子 E. ... 、E. ... 以外の他の発光素子についても、図11 中に矢印で示したようなルートでそれぞれ充電が行なわれるが、これらの充電方向は逆バイアス方向であるので、発光素子E. ... 、E. ... 以外の他の発光素子が誤発光するおそれはない。

【0059】また、前記第3の駆動方法は、すべての陰極線を10Vにリセットするようにしたが、これに代えてすべての陰極線を0Vにリセットしてもよい。

【0060】また、前記図9~図12の例は、駆動源として電流源2、~2:5、を用いた場合を示したが、電圧源を用いても同様に実現することができる。

【0061】ところで、前述した図3、図7、図10の各図を参照すれば明らかなように、本発明の駆動方法によるときは、次の走査に移った際、次に発光させるべき発光素子 $E_{1,1}$ と $E_{1,2}$ は、電流源 $2_{1,1}$ 2、だけから充電されるだけでなく、逆バイアス電圧を与えられた陰極線 $B_{1,1}$ 0、 $B_{1,1}$ 0から陽極線 $A_{1,1}$ 1、 $A_{1,1}$ 1に接続された他の発光素子を通じても同時に充電される。

【0062】このため、陽極線に接続された発光素子の数が多い場合には、この他の発光素子を介した充電電流だけによっても発光素子E., とE., は短時間ではあるが発光することができる。したがって、このような場 合には、他の発光素子を介した充電電流による発光継続

11

時間よりも短い周期で陰極線を走査すれば、陽極ドライブ回路2の電流源21~2166を不要とすることができる。

【0063】さらに、前記例は、陰極走査・陽極ドライ ブ方式の場合を例にとって説明したが、陽極走査・陰極 ドライブ方式でも同様に実施できることは当然である。

[0064]

【発明の効果】以上説明したように、請求項1~請求項3記載の発明によるときは、すべての走査線にリセットをかけた後、走査位置を次の走査線に切り換えることに10より、発光させるべき発光素子の寄生容量をドライブ線を介して駆動源で充電するとともに、発光されない他の発光素子の寄生容量を通じて走査線の逆バイアス電圧によっても同時に充電するようにしたので、発光させるべき発光素子の両端電圧を瞬時に発光可能な電位まで立ち上がらせることができ、発光素子を瞬時に発光させることができる。また、他の発光素子を介した充電を利用しているため、個々の駆動源の容量を小さくすることができ、駆動装置を小型化することが可能である。

【0065】さらに、請求項4記載の発明によるときは、ドライブ線側の駆動源をすべて省略しながら高速に発光できるようにしたので、駆動装置をさらに簡潔かつ小型化することが可能である。

【図面の簡単な説明】

【図1】本発明の第1の駆動方法の第1ステップの説明 図である

【図2】本発明の第1の駆動方法の第2ステップの説明 図である。

【図3】本発明の第1の駆動方法の第3ステップの説明 図である。

【図4】本発明の第1の駆動方法の第4ステップの説明 図である。

【図5】本発明の第2の駆動方法の第1ステップの説明

図である。

【図6】本発明の第2の駆動方法の第2ステップの説明 図である。

【図7】本発明の第2の駆動方法の第3ステップの説明 図である。

【図8】本発明の第2の駆動方法の第4ステップ説明図である。

【図9】本発明の第3の駆動方法の第1ステップの説明 図である。

0 【図10】本発明の第3の駆動方法の第2ステップの説明図である。

【図11】本発明の第3の駆動方法の第3ステップの説明図である。

【図12】本発明の第3の駆動方法の第4ステップの説明図である。

【図13】従来の駆動方法の説明図である。

【図14】発光素子の等価回路を示す図である。

【図15】従来の駆動方法における走査移行時の充放電 状態の説明図である。

20 【符号の説明】

1 陰極線走査回路

2 陽極線ドライブ回路

21 ~ 2156 電流源 (駆動源)

3 陽極リセット回路

4 発光制御回路

5、~5。 走査スイッチ

61~6258 ドライブスイッチ

7, ~7256 シャントスイッチ

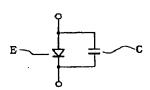
A₁ ~A₁₆₆ 陽極線(ドライブ線)

) B₁ ~B₆4 陰極線(走査線)

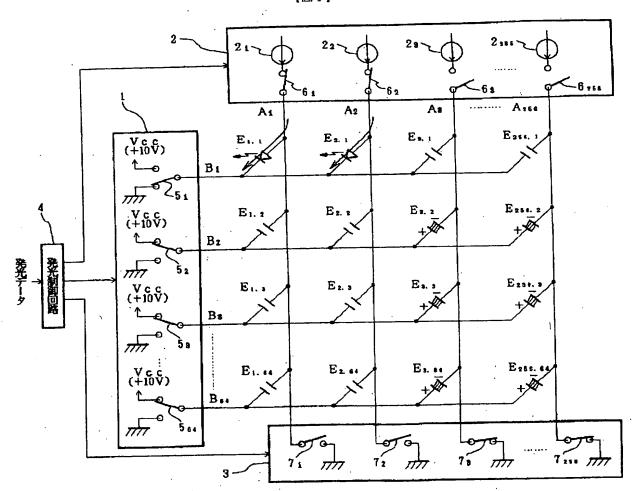
E1.1 ~E258.84 発光素子

Vcc 電源電圧

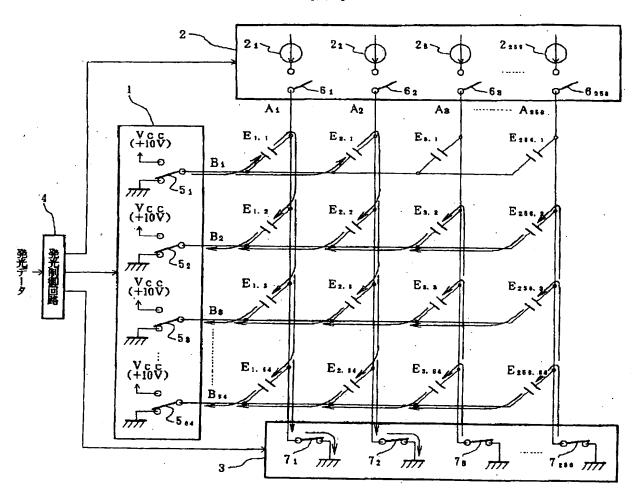
[図14]



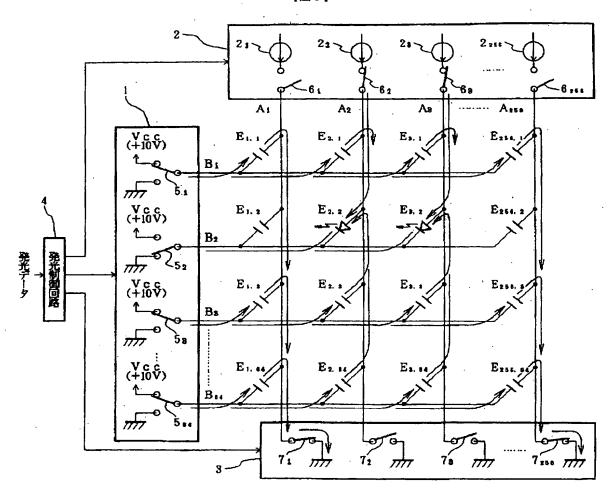
[図1]



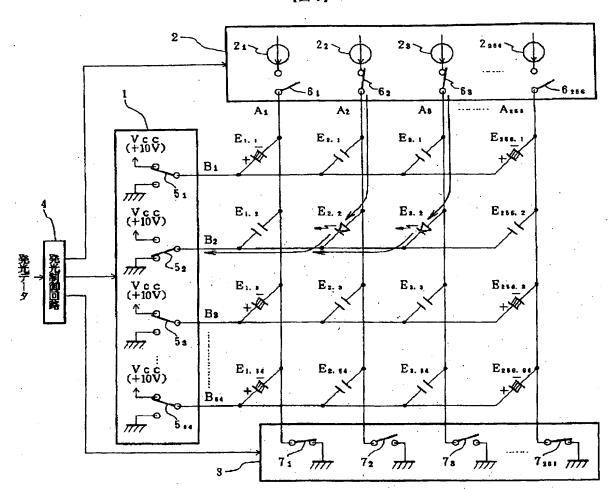
[図2]



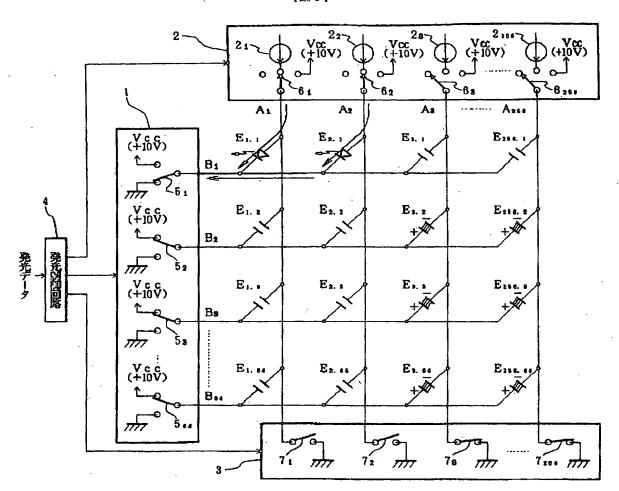
[図3]



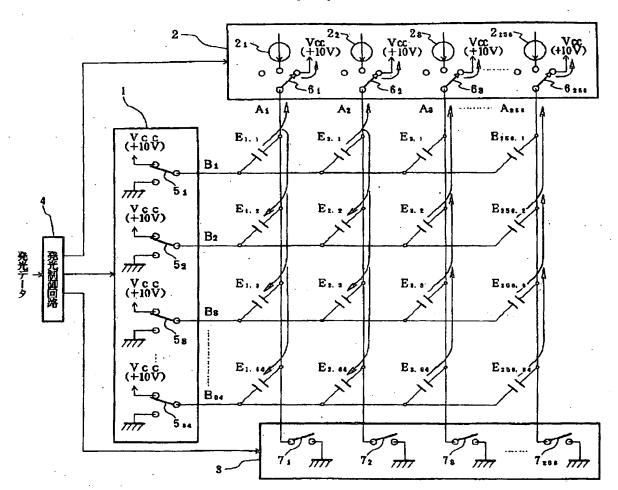
(図4)



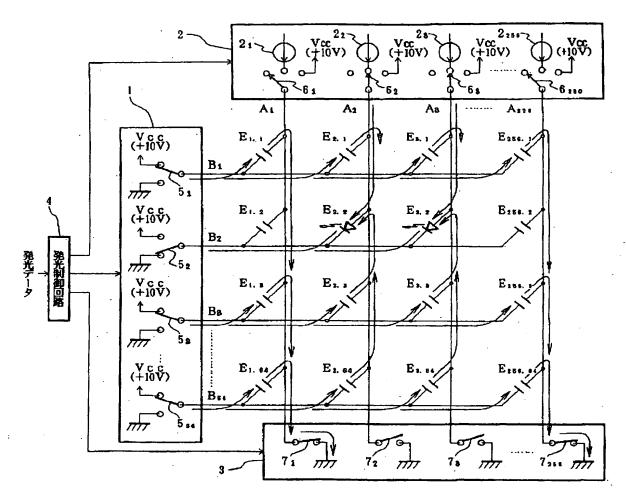
【図5】



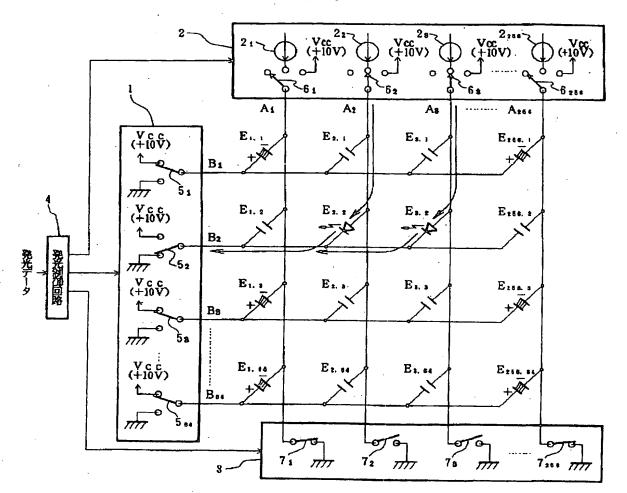
【図6】



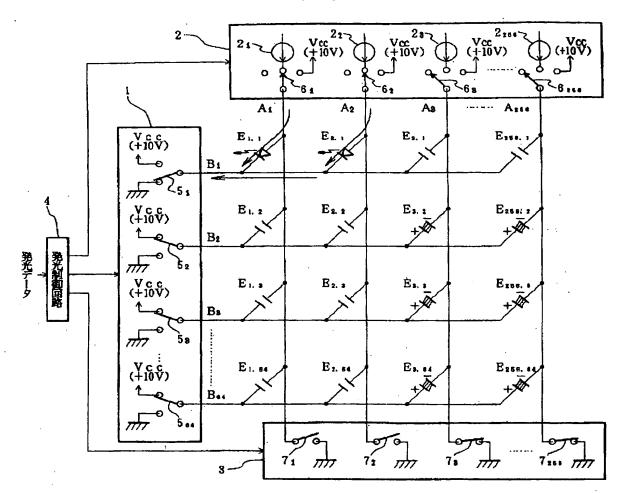
【図7】



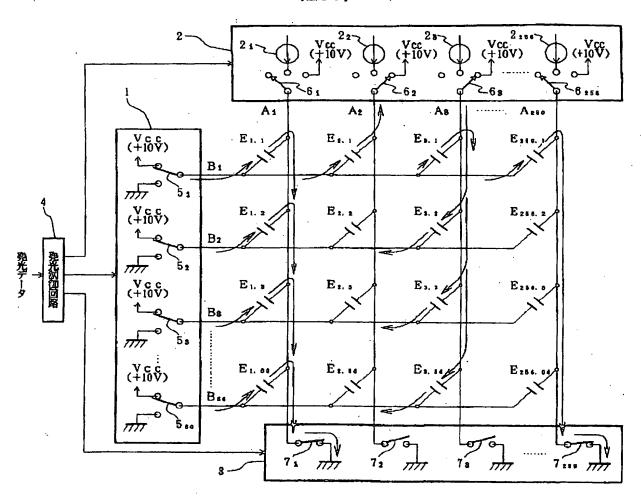
[図8]



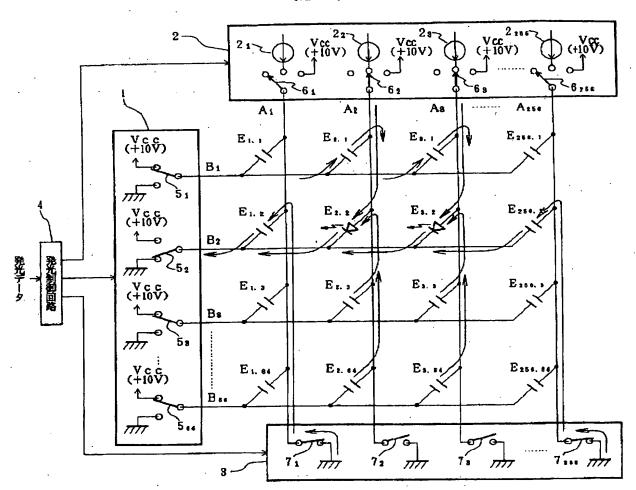
【図9】

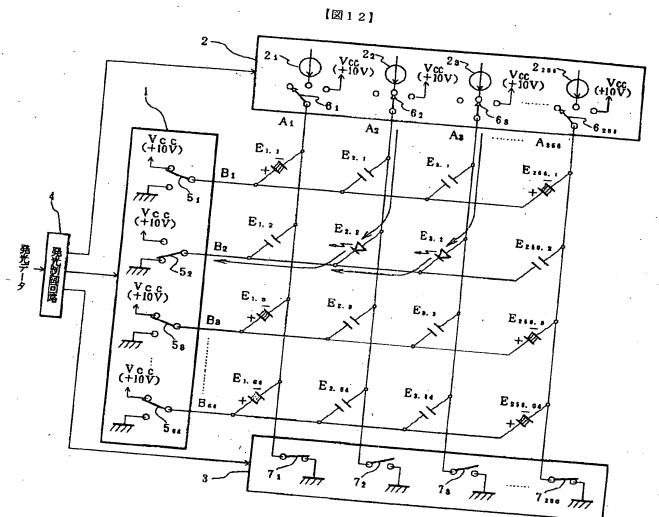


[図10]

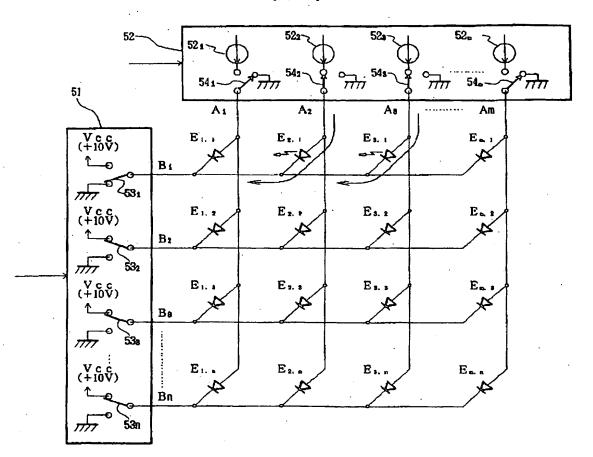


【図11】





[图13]



[図15]

